

Fehlerbehebung bei SMAUG FPD "NOT READY" in NCS4K

Inhalt

[Einleitung](#)

[Fehlerbehebung bei "SMAUG FPD NOT READY" in NCS4K](#)

Einleitung

In diesem Dokument wird beschrieben, wie SMAUG - Field Programmable Device (FPD) "NOT READY" (NICHT BEREIT) behoben wird. Außerdem werden die Protokolle beschrieben, die für die Ursachenanalyse (Root Cause Analysis, RCA) gesammelt werden müssen.

Fehlerbehebung bei "SMAUG FPD NOT READY" in NCS4K

Plattform: NCS4K

Karte: 400G Line Card - NCS4K-4H-OPW-QC2

Wahrscheinlicher Auslöser: FPD-Upgrade und erneutes Laden der Karte, erneutes Laden des RP oder Switchover

Das Thema ist hier abgebildet:

```
Fri Jun 7 01:03:37.960 EDT
```

Location	Card type	Hwver	FPD device	ATR	Status	FPD Versions	
						Running	Programd
0/0	NCS4K-4H-OPW-QC2	0.1	SMAUG		NOT READY	0.08	0.08
0/4	NCS4K-4H-OPW-QC2	0.1	PLX-8750		RLOAD REQ	0.08	0.09
0/8	NCS4K-4H-OPW-QC2	0.1	CCC-FPGA		UPGRADING	0.26	
0/8	NCS4K-4H-OPW-QC2	0.1	PLX-8750		UPGRADING	0.08	
0/8	NCS4K-4H-OPW-QC2	0.1	Primary-ZYNQ	S	UPGRADING	3.18	
0/12	NCS4K-4H-OPW-QC2	0.1	CCC-FPGA		NEED UPGD	0.26	0.26
0/12	NCS4K-4H-OPW-QC2	0.1	PLX-8750		NEED UPGD	0.08	0.08
0/12	NCS4K-4H-OPW-QC2	0.1	Primary-ZYNQ	S	NEED UPGD	3.18	3.18
0/RP0	NCS4K-RP	0.1	BP-FPGA		NEED UPGD	3.17	
0/RP0	NCS4K-RP	0.1	CCC-FPGA	S	NEED UPGD	4.27	4.27
0/RP0	NCS4K-RP	0.1	CCC-Power-On	S	NEED UPGD	1.21	1.21
0/RP0	NCS4K-RP	0.1	CCC-Power-On	S	NEED UPGD	1.21	1.21

Problematische Situation wird dargestellt

Zu erfassende Protokolle:

- Von XR: `show tech-support statundshow tech-support slice-manager`
- Von Administrator: `show tech-support slice-manager, show tech-support shelf_mgr, show tech-support ccc, show tech-support HBloss`
- Aus dem XR: `dumpcore running grima_driver location`
- Vom aktiven LC erhalten Sie die Spuren für Grima und Dma. Führen Sie die Schritte aus der XR-Eingabeaufforderung aus.

#attach location 0/1c0

Fri Jun 7 00:20:00.329 CDT

```
[xr-vm_node0_LC0_CPU0:~]$ export PS1=#
```

```
#lspci -vd:8bec
```

```
#grima_ltrace_show -A
```

```
#nl_dma_ltrace_show -A
```

So beheben Sie das Problem:

- Von XR Prüfung auf Prozess für grima_driver und slice_manager, und starten Sie sie dann für den aktiven LC-Standort neu.

```
show processes grima_driver location <0/LC0 or 0/LC1 - active LC>
```

```
show processes slice_manager location <0/LC0 or 0/LC1 - active LC>
```

```
Process restart grima_driver location <active LC>
```

```
Process restart slice_manger location <active LC>
```

Dies muss das Problem in den meisten Fällen beheben.

Informationen zu dieser Übersetzung

Cisco hat dieses Dokument maschinell übersetzen und von einem menschlichen Übersetzer editieren und korrigieren lassen, um unseren Benutzern auf der ganzen Welt Support-Inhalte in ihrer eigenen Sprache zu bieten. Bitte beachten Sie, dass selbst die beste maschinelle Übersetzung nicht so genau ist wie eine von einem professionellen Übersetzer angefertigte. Cisco Systems, Inc. übernimmt keine Haftung für die Richtigkeit dieser Übersetzungen und empfiehlt, immer das englische Originaldokument (siehe bereitgestellter Link) heranzuziehen.