

Catalyst 9200/9300에서 StackWise 확인 및 문제 해결

목차

[소개](#)

[사전 요구 사항](#)

[사용되는 구성 요소](#)

[Stackwise 플랫폼](#)

[Stackwise 하드웨어](#)

[배경 정보](#)

[Stackwise 트러블슈팅 및 확인](#)

[Stackwise 작업](#)

[멤버 추가 또는 바꾸기](#)

[Stackwise 관련 운영 문제 해결](#)

[문제 - 하나 이상의 구성원을 예기치 않게 다시 로드합니다.](#)

[문제 - 멤버를 스택에 추가/교체할 수 없습니다.](#)

[문제 - C9300X 혼합 스택이 하위 링으로 분할되거나 스택 속도가 일치하지 않음](#)

[Stackwise 확인 및 검증](#)

[TAC에 문의](#)

[요약](#)

[관련 정보](#)

소개

이 문서에서는 Catalyst 9200/9200L 및 9300/9300L의 StackWise 구축에서 일반적인 장애 시나리오의 문제를 해결하는 방법을 설명합니다.

사전 요구 사항

사용되는 구성 요소

이 섹션에서는 Catalyst 9000 제품군의 Stackwise와 관련된 PID(Product ID) 및 관련 구성 요소를 지정합니다.

이 문서의 정보는 특정 랩 환경의 디바이스를 토대로 작성되었습니다. 이 문서에 사용된 모든 디바이스는 초기화된(기본) 컨피그레이션으로 시작되었습니다. 현재 네트워크가 작동 중인 경우 모든 명령의 잠재적인 영향을 미리 숙지하시기 바랍니다.

Stackwise 플랫폼

링 속도는 PID에 따라 다릅니다. 이러한 PID는 Stackwise를 지원합니다.

- Cisco Catalyst 9200 - StackWise-160
- Cisco Catalyst 9200L - StackWise-80
- Cisco Catalyst 9300 - StackWise-480
- Cisco Catalyst 9300L - StackWise-320
- Cisco Catalyst 9300X - StackWise-1T

Stackwise 하드웨어

C9200/C9200L 및 C9300L PID 스택 키트에는 새시에 장착되는 스택 어댑터와 어댑터에 연결되는 케이블이 포함되어 있습니다. C9300/9300X PID 스택 키트에는 케이블만 있으면 됩니다.

배경 정보

이 문서는 Catalyst 9200/9200L, 9300/9300L 및 9300X 스위치에 적용됩니다.

StackWise 아키텍처는 링 토폴로지에서 최대 8개의 스위치로 구성된 스택을 지원하여 높은 밀도의 스택 대역폭을 구현합니다. 스택 아키텍처는 스위치의 폼 팩터, 처리량, 포트 밀도 및 이중화를 확장하고 단일 제어 및 관리 플레인을 제공합니다. 관리를 간소화하고 탄력성과 확장성을 향상합니다.

Stackwise 트러블슈팅 및 확인

설정된 스택의 운영 문제는 종종 하나 또는 모든 멤버 디바이스의 무음 리로드와 관련이 있으며, 스택 병합은 일반적인 리로드 이유입니다. 이 섹션에서는 스택 링이 불안정하면 다시 로드되거나 다른 문제가 발생하는 방법과 스택 링의 유효성을 검사하고 관련 문제를 해결하는 방법에 대해 설명합니다.

Stackwise 작업

관련 Stackwise 스택 키트로 2개 이상(최대 8개)의 스위치를 연결하여 데이터 스택을 구성합니다. 스택 링은 액티브/스탠바이 스위치와 멤버 스위치 간의 상호 연결을 제공합니다. 반지는 절반 또는 최대 용량으로 작동할 수 있습니다.

SDP(Stack Discover Protocol)는 스택 토폴로지에 연결된 스위치에서 네이버 검색 및 역할 선택을 위해 사용됩니다. 부팅 후 스위치 소프트웨어가 완전히 로드되기 전에 120초의 선택 창에서 구성원을 검색하고 활성 및 대기 역할을 결정합니다.

활성 선택은 우선순위가 가장 높은 다음 MAC 주소가 가장 낮은 순서로 결정됩니다. 액티브가 선택되고 모든 멤버가 검색된 경우 스탠바이는 동일한 기준(다음 가장 높은 우선순위 또는 다음 가장 낮은 MAC)으로 선택됩니다. 고려해야 할 추가 사항은 다음과 같습니다.

- 스위치 우선 순위가 수동으로 구성됨 - 다시 로드한 후 변경 사항이 적용됩니다.
- 스위치 번호는 다시 로드한 후에도 계속 유지되며 멤버가 제거된 경우에도 유지됩니다.
- 스위치 번호 충돌은 active에 의해 해결됩니다
- 스위치 번호는 스택 내 스위치의 물리적 방향을 반영하지 않습니다

멤버 추가 또는 바꾸기

새 스택을 구현하거나 설정된 스택에 멤버를 추가할 때는 몇 가지 요소를 고려해야 합니다. 중요한 것은 전원이 켜진 스위치를 전원이 켜진 스택에 연결하지 않는다는 것입니다. 스택 병합을 방지하려면 전원을 끈 상태에서 새 멤버를 연결합니다. 다음은 고려해야 할 또 다른 사항입니다.

- Cisco IOS® XE 버전이 일치해야 함
- 라이선스 수준이 일치해야 합니다.
- 운영 모드(설치 모드와 번들 모드)가 일치해야 함

자동 업그레이드 기능을 활용하여 새 스위치를 추가할 때 이러한 충돌 문제를 해결할 수 있습니다. 이 명령은 다음 명령으로 구현됩니다.

```
<#root>
```

```
C9300-Stack#
```

```
config t
```

```
Enter configuration commands, one per line. End with CNTL/Z.
```


```
C9300-Stack(config)#
```

```
software auto-upgrade enable
```

```
C9300-Stack(config)#
```

```
end
```

```
C9300-Stack#
```

 참고: 자동 업그레이드 기능은 설치 모드에서만 사용할 수 있습니다. 번들 모드는 자동 업그레이드를 지원하지 않습니다. 번들 모드에서는 버전 라이선스 불일치 오류를 해결하는 수동 개입이 필요합니다.

Stackwise 관련 운영 문제 해결

액티브/스탠바이 및 멤버 간의 통신이 중단되면 다시 로드가 발생합니다. 만성적인 불안정성은 스택이 갈라져 합쳐지는 상황을 초래할 수 있다.

대부분의 스택 관련 불안정성은 물리적 스택 미디어(스택 케이블 및/또는 스택 어댑터)의 오정렬에서 비롯됩니다. 스택 부재가 만성적으로 불안정한 경우 스택 하드웨어를 재장착하고 케이블 고정 나사를 손으로 조입니다. 문서의 뒷부분에 제공된 확인 명령을 사용하여 가장 큰 영향을 받는 멤버를 확인합니다.

문제 - 하나 이상의 구성원을 예기치 않게 다시 로드합니다.

액티브 및 스탠바이 교환은 멤버 디바이스뿐 아니라 서로 간에 트래픽을 제어합니다. 스택 멤버와 스탠바이/액티브 간의 통신이 중단될 경우 다시 로드가 발생합니다.

마지막 다시 로드 이유는 show version 명령의 출력에서 확인할 수 있습니다.

```
<#root>
```

```
C9300-Stack#
```

```
show version
```

```
Cisco IOS XE Software, Version 16.12.05b
```

```
Cisco IOS Software [Gibraltar], Catalyst L3 Switch Software (CAT9K_IOSXE), Version 16.12.5b, RELEASE SOFTWARE
```

```
Technical Support: http://www.cisco.com/techsupport
```

```
Copyright (c) 1986-2021 by Cisco Systems, Inc.
```

```
Compiled Thu 25-Mar-21 13:21 by mcpre
```

```
C9300-Stack uptime is 2 days, 1 hour, 18 minutes
```

```
Uptime for this control processor is 2 days, 1 hour, 20 minutes
```

```
System returned to ROM by Reload Command
```

```
System image file is "flash:packages.conf"
```

```
Last reload reason: stack merge
```

다음은 스택 불안정성이 역할을 할 때 나타나는 일반적인 다시 로드 이유입니다.

- 스택 병합
- EHSA 시간 초과
- 액티브 및 스탠바이 모두 손실됨

show logging onboard switch <number> uptime detail 명령을 사용하여 스택 내 특정 스위치의 가동 시간 기록을 확인할 수 있습니다.

<#root>

C9300-Stack#

```
show logging onboard switch 3 uptime detail
```

UPTIME SUMMARY INFORMATION

First customer power on : 06/23/2020 04:08:31
Total uptime : 1 years 0 weeks 6 days 23 hours 49 minutes
Total downtime : 0 years 12 weeks 6 days 11 hours 51 minutes
Number of resets : 84
Number of slot changes : 5
Current reset reason : Reload Command
Current reset timestamp : 09/26/2021 14:49:07
Current slot : 3
Chassis type : 22
Current uptime : 0 years 0 weeks 2 days 1 hours 0 minutes

UPTIME CONTINUOUS INFORMATION

Time Stamp | Reset | Uptime
MM/DD/YYYY HH:MM:SS | Reason | years weeks days hours minutes

09/06/2021 21:47:16 stack merge 0 0 0 14 0

09/06/2021 21:52:42 stack merge 0 0 0 0 0

09/06/2021 22:06:01 stack merge 0 0 0 0 10

09/20/2021 15:48:38 Reload Command 0 0 0 0 25

09/20/2021 16:11:59 Reload Command 0 0 0 0 20

09/26/2021 14:49:07 stack merge 0 0 5 22 0

스택 불안정 관련 리로드의 대부분은 스택 하드웨어를 재장착하여 해결할 수 있습니다. 검증 명령을 사용하여 어떤 스위치가 불안정한지, 얼마나 자주 다시 로드되는지 확인하고 이 구성원과 연결된 스택 하드웨어를 재장착합니다.

명령 `show switch stack-ports summary`를 사용하여 어떤 디바이스가 불안정한지 신속하게 확인할 수 있습니다.

<#root>

C9300-Stack#

```
show switch stack-ports summary
```

Sw#/Port#	Port	Status	Neighbor	Cable Length	Link OK	Link Active	Sync OK	#Changes to LinkOK	In Loopback
1/1	OK	2	50cm	Yes	Yes	Yes	1		No
1/2	OK	3	50cm	Yes	Yes	Yes	6		No
2/1	OK	3	50cm	Yes	Yes	Yes	8		No
2/2	OK	1	50cm	Yes	Yes	Yes	6		No
3/1	OK	1	50cm	Yes	Yes	Yes	6		No
3/2	OK	2	50cm	Yes	Yes	Yes	1		No

이 예에서 스위치 2는 고질적인 재로드를 경험합니다. 이 스위치의 두 스택 포트에 링크 상태에 대한 수많은 변경 사항이 표시됩니다. 스위치 1과 3도 마찬가지로 이 값은 스위치 2의 재로드와 관련이 있을 수 있습니다. 스위치 1과 스위치 2를 연결하는 스택 하드웨어와 스위치 2와 스위치 3 사이의 하드웨어를 재장착합니다. 스위치 1과 스위치 3 간의 연결이 플랩되지 않습니다.

스택이 실행되는 동안 스택 연결을 재장착할 수 있지만 한 번에 하나의 링크만 재장착해야 합니다. 멤버 스위치가 완전히 분리되면 재도입 시 스택 병합이 발생합니다.

Stackwise와 관련된 이전 버전의 코드에는 알려진 소프트웨어 결함이 있습니다. 스택 하드웨어를 재장착한 후에도 문제가 계속되면 권장 버전으로 업그레이드하거나 TAC에 문의하십시오.

관련 버그 ID:

- 자세한 내용은 Cisco 버그 ID [CSCVq56135](#)를 참조하십시오.
- 자세한 내용은 Cisco 버그 ID [CSCVq48005](#)를 참조하십시오.
- 자세한 내용은 Cisco 버그 ID [CSCvr32460](#)을 참조하십시오.
- 자세한 내용은 Cisco 버그 ID [CSCvn30950](#)을 참조하십시오.
- 자세한 내용은 Cisco 버그 ID [CSCvo62414](#)를 참조하십시오.

또한 인증 실패로 나타나는 Stackwise 플랫폼의 스택 하드웨어에 영향을 미치는 알려진 문제가 있습니다. 다음은 C9200L의 오류 메시지 예입니다.

```
Stack Adapter Auth Fail : SIF_SERDES_CABLE_EASTBOUND  
*** Stack adapter authentication failed on stack port 1 on switch 1
```

```
Error-2:  
*** Stack adapter authentication failed on stack port 2 on switch 1  
Stack Adapter Auth Fail : SIF_SERDES_CABLE_WESTBOUND
```

관련 버그 ID:

- 자세한 내용은 Cisco 버그 ID [CSCvs42280](#)을 참조하십시오.
- 자세한 내용은 Cisco 버그 ID [CSCvo12056](#)을 참조하십시오.

이 상태가 발생하여 다시 로드 이후에도 지속되면 구성 요소 자체에 영향을 줄 수 있습니다.

TAC(Technical Assistance Center)에 지원을 요청하십시오.

문제 - 멤버를 스택에 추가/교체할 수 없습니다.

멤버가 조인하지 않을 경우 Stackwise의 필수 구성 요소가 충족되지 않았거나 새 멤버와 스택의 나머지 멤버 간의 연결에 문제가 있음을 나타냅니다.

Stackwise의 사전 요구 사항이 충족되었는지 확인합니다.

- 새 멤버의 소프트웨어 버전은 스택의 소프트웨어 버전과 일치해야 합니다.
- 라이선스 수준이 일치해야 합니다.
- 운영 모드(설치 모드와 번들 모드)가 일치해야 함
- 혼합 PID 스위치의 스택은 지원되지 않습니다(자세한 내용은 데이터 시트 참조).

스택 키트가 제대로 설치되었는지 확인합니다. C9200L 및 C9300L에는 스택 어댑터가 필요합니다. 나비 모양 나사를 손으로 조여서 하드웨어를 적절하게 조정합니다. 나사를 과도하게 조이지 않도록 주의하십시오.




Stackwise-80 스택 키트(C9200L)

C9300 스택 키트 STACK-T1-XXCM을 사용하면 케이블을 새시에 거꾸로 장착할 수 있도록 제작되었습니다. Cisco 로고가 위를 향하도록 하고 나비 모양 나사를 완전히 장착하여 잘못된 설치를 방지할 수 있는지 확인합니다.



Stackwise-480 케이블 연결

 참고: 금속에 밀링되는 Cisco 로고가 있습니다. 적절한 설치를 위해 이 로고가 오른쪽 위에 있고 거꾸로 되어 있지 않은지 확인하십시오.

필수 구성 요소가 충족되고 하드웨어가 제대로 설치된 경우 문제가 있는 스위치에서 스택 하드웨어를 인식하는지 확인합니다. 이 출력은 C9200L에 한정됩니다.

```
<#root>
```

```
Switch#
```

```
show inventory
```

```
NAME: "c92xxL Stack", DESCR: "c92xxL Stack"  
PID: C9200L-24P-4X , VID: V01 , SN: JAE2332006G
```

```
NAME: "Switch 1", DESCR: "C9200L-24P-4X"
```

```
<<<---- This entry represents the chassis
```

```
PID: C9200L-24P-4X , VID: V01 , SN: JAE2332006G
```

```
NAME: "StackPort1/1", DESCR: "StackPort1/1"
```

```
<<<---- This entry represents the 50CM cable connected in Stackport 1/1
```

PID: STACK-T4-50CM , VID: V01 , SN: LCC2325G3XW

NAME: "StackPort1/2", DESCR: "StackPort1/2"

<<<--- This entry represents the 50CM cable connected in Stackport 1/2

PID: STACK-T4-50CM , VID: V01 , SN: LCC2325G410

NAME: "StackAdapter1/1", DESCR: "StackAdapter1/1"

PID: C9200-STACK , VID: V01 , SN: JAE2332133J

<<<--- This entry represents the stack adapter in Stackport 1/1

NAME: "StackAdapter1/2", DESCR: "StackAdapter1/2"

PID: C9200-STACK , VID: V01 , SN: JAE23321DDK

<<<--- This entry represents the stack adapter in Stackport 2/2

스위치가 스택 키트의 구성 요소 중 하나 이상을 인식하지 못하는 경우 이 문제를 더 조사해야 합니다. 도움이 필요하면 TAC에 문의하십시오.

문제 - C9300X 혼합 스택이 하위 링으로 분할되거나 스택 속도가 일치하지 않음

C9300X에는 고속(1TB)이 도입되었습니다. C9300X와 비고속 스택의 혼합 스택이 지원되지만, 이 경우 전체 스택의 스택 링 속도는 가장 느린 멤버의 속도와 일치합니다.

스택 인터페이스 속도가 일치하지 않으면 스택이 분할됩니다. show switch stack-ring speed로 스택 링 속도를 확인합니다.

```
Device#show switch stack-ring speed
Stack Ring Speed          : 1000G
Stack Ring Configuration: Full
Stack Ring Protocol       : StackWise
Stack Ring Next-boot Speed: 1000G
```

스위치 스택 속도로 스택 링 속도 변경 [높음 | 낮음]입니다.

```
Device# switch stack-speed high
```

Stackwise 확인 및 검증

이 섹션에서는 검증 및 검증하는 명령을 제공합니다. 스택와이즈스택이 올바르게 설정되었는지 확인하고 운영 예상대로.

명령 `show switch detail`은 스택 하드웨어, 포트 상태 및 인접 디바이스 세부 정보에 대한 정보를 제공합니다. 또한 어떤 스위치가 현재 액티브 및 스탠바이 스위치이며 어떤 멤버 스위치인지 식별합니다.

<#root>

C9300-Stack#

`show switch detail`

Switch/Stack Mac Address : 9077.ee4a.6b00 - Local Mac Address

Mac persistency wait time: Indefinite

H/W Current

Switch# Role Mac Address Priority Version State


```
-----
*1 Active 9077.ee4a.6b00 15 V03 Ready
2 Standby 7cad.4f5f.e000 1 V03 Ready
3 Member 9077.ee4a.6e00 1 V03 Ready
```

Stack Port Status Neighbors

Switch# Port 1 Port 2 Port 1 Port 2

```
-----
1      OK      OK          2      3
2      OK      OK          3      1
3      OK      OK          1      2
```

명령 `show switch stack-ports summary`는 스택 링의 특성에 대한 자세한 정보를 제공합니다.

 **팁:** 이 열의 값이 1보다 크면 불안정해질 수 있으므로 #Changes를 연결 확인을 위해 주의하십시오.

<#root>

C9300-Stack#

`show switch stack-ports summary`

```
Sw#/Port# Port Status Neighbor Cable Length Link OK Link Active Sync OK #Changes to LinkOK In Loopback
-----
1/1      OK      2      50cm      Yes      Yes      Yes      1      No
1/2      OK      3      50cm      Yes      Yes      Yes      1      No
2/1      OK      3      50cm      Yes      Yes      Yes      1      No
2/2      OK      1      50cm      Yes      Yes      Yes      1      No
3/1      OK      1      50cm      Yes      Yes      Yes      1      No
3/2      OK      2      50cm      Yes      Yes      Yes      1      No
```

명령 show switch stack-bandwidth는 스위치가 절반 용량에서 작동 중인지 또는 전체 용량에서 작동 중인지를 신속하게 식별할 수 있습니다.

<#root>

C9300-Stack#

```
show switch stack-bandwidth
```

Stack Current

Switch# Role Bandwidth State

```
-----  
*1      Active  480G   Ready  
 2      Standby 480G   Ready  
 3      Member  480G   Ready
```

TAC에 문의

교정이 시도된 후에도 문제가 지속되면 TAC에 문의하십시오. 지연을 방지하려면 TAC 케이스가 관련 데이터와 함께 제출되어야 합니다. 유용한 데이터 세트는 다음과 같습니다.

출력 - show technical-support

이 유틸리티는 관련 show 명령 모음의 출력을 제공합니다. 출력은 자세히 표시되므로 유틸리티를 실행할 때 이 점에 유의하십시오. 출력을 파일로 리디렉션하거나 텍스트 형식으로 저장한 다음 TAC 케이스에 업로드합니다.

<#root>

C9300-Stack#

```
show tech-support
```

아카이브 파일 - 이진 추적 로그 아카이브

이 유틸리티는 플랫폼의 지속적인 추적 기능을 활용합니다. 로컬 플래시 미디어에 저장되는 아카이브를 생성하려면 다음 명령을 사용합니다.

<#root>

C9300-Stack#

```
request platform software trace slot switch 1 r0 archive
```

```
Creating archive file [flash:C9300-Stack_1_RP_0_trace_archive-20210929-151348.tar.gz]
Done with creation of the archive file: [flash:C9300-Stack_1_RP_0_trace_archive-20210929-151348.tar.gz]
C9300-Stack#
```

```
request platform software trace slot switch 2 r0 archive
```

```
Creating archive file [flash-2:RP_0_trace_archive-20210929-151358.tar.gz]
Done with creation of the archive file: [flash-2:RP_0_trace_archive-20210929-151358.tar.gz]
C9300-Stack#
```

```
request platform software trace slot switch 3 r0 archive
```

```
Creating archive file [flash-3:RP_0_trace_archive-20210929-151450.tar.gz]
Done with creation of the archive file: [flash-3:RP_0_trace_archive-20210929-151450.tar.gz]
```

이 유틸리티는 각 멤버에 대해 실행됩니다. 파일 이름과 위치는 유틸리티 출력에 지정됩니다. 이 파일은 유틸리티가 실행된 스위치의 로컬 플래시 미디어에 씁니다. 파일을 TAC 케이스에 첨부합니다

예기치 않은 다시 로드에는 종종 로컬 미디어에 대한 이진 추적 덤프가 수반됩니다. 이러한 아카이브는 유용하며 수동으로 만든 아카이브에서 누락되는 데이터를 나타냅니다.

각 구성원의 flash/crashinfo 내에서 관련 파일이 작성되었는지 확인합니다. 시스템이 복구되기 전에 직접 작성된 파일을 찾습니다.

시스템 재시작 시간을 확인하려면 show version 또는 show logging onboard switch <number> detail 명령을 사용합니다.

```
<#root>
```

```
C9300-Stack#
```

```
show version
```

```
Cisco IOS XE Software, Version 16.12.01
Cisco IOS Software [Gibraltar], Catalyst L3 Switch Software (CAT9K_IOSXE), Version 16.12.1, RELEASE SOFTWARE (FC)
Technical Support: http://www.cisco.com/techsupport
Copyright (c) 1986-2019 by Cisco Systems, Inc.
Compiled Tue 30-Jul-19 19:26 by mcpre
<snip>
```

```
<snip>
C9300-Stack uptime is 5 hours, 5 minutes
Uptime for this control processor is 4 hours, 50 minutes
System returned to ROM by SSO Switchover

System restarted at 14:04:40 EST Sun Feb 14 2021
```

```
System image file is "flash:packages.conf"
Last reload reason: stack merge
```

<#root>

C9300-Stack#

show logging onboard switch 2 uptime detail

UPTIME SUMMARY INFORMATION

First customer power on : 02/12/2020 00:56:09
Total uptime : 0 years 0 weeks 5 days 0 hours 28 minutes
Total downtime : 0 years 13 weeks 0 days 18 hours 31 minutes
Number of resets : 22
Number of slot changes : 1
Current reset reason : stack merge

Current reset timestamp : 02/14/2021 14:04:40

Current slot : 2
Chassis type : 52
Current uptime : 0 years 0 weeks 0 days 8 hours 0 minutes

<snip>

시스템 다시 로드해 해당하거나 바로 이전에 발생한 아카이브를 찾습니다. 시스템 보고서가 포함된 파일 이름에는 일반적으로 TAC에서 조사에 사용할 수 있는 실행 가능한 정보가 포함됩니다.

TAC에서 관심 있는 추가 아카이브를 식별할 수 있습니다.

<#root>

C9300-Stack#

dir crashinfo:

```
--#- --length-- -----date/time----- path
2 16384 Feb 14 2021 18:51:37.0000000000 +00:00 tracelogs
3 1623 Feb 14 2021 14:02:08.0000000000 +00:00 tracelogs/flashutil_R0-0.7398_0.20210214190148.bin.gz
4 358 Feb 14 2021 14:02:08.0000000000 +00:00 tracelogs/binos_R0-0.6831_0.20210214190148.bin.gz
5 63823 Feb 12 2021 06:45:15.0000000000 +00:00 tracelogs/dmesg
6 10 Feb 12 2021 06:45:15.0000000000 +00:00 tracelogs/timestamp
7 935 Feb 14 2021 14:02:08.0000000000 +00:00 tracelogs/install_engine_R0-0.3330_0.20210214190144.bin.gz
8 730 Feb 14 2021 14:02:08.0000000000 +00:00 tracelogs/tdl_boottime_R0-0.6801_0.20210214190148.bin.gz
9 1149 Feb 14 2021 14:02:08.0000000000 +00:00 tracelogs/issu_boottime_R0-0.6809_0.20210214190148.bin.gz
<snip>
```

271 2509408 Feb 14 2021 13:41:46.0000000000 +00:00 system-report_2_20210214-134145-EST.tar.gz

272 1813204 Feb 14 2021 14:00:24.0000000000 +00:00 system-report_2_20210214-140023-EST.tar.gz

요약

스택 키트를 재장착하여 하루에 여러 번 하나 이상의 스위치가 다시 로드되는 고질적인 불안정을 즉시 해결합니다.

하나 이상의 멤버가 예기치 않게 다시 로드되는 스택 관련 다시 로드의 경우, 어떤 멤버가 불안정한지 확인하고 이러한 스위치가 스택에 제대로 연결되어 있는지 확인합니다. 문제가 계속되면 스위치에서 권장 코드를 실행하고 TAC를 이용하십시오.

관련 정보

[Cisco StackWise Architecture on Catalyst 9200 Series 스위치 백서](#)

[Catalyst 9300 Stackwise System Architecture 백서](#)

[스태킹 및 고가용성 컨피그레이션 가이드, Cisco IOS XE Amsterdam 17.3.x\(Catalyst 9200 스위치\)](#)

[스태킹 및 고가용성 컨피그레이션 가이드, Cisco IOS XE Bengaluru 17.5.x\(Catalyst 9300 스위치\)](#)

[기술 지원 및 문서 - Cisco Systems](#)

이 번역에 관하여

Cisco는 전 세계 사용자에게 다양한 언어로 지원 콘텐츠를 제공하기 위해 기계 번역 기술과 수작업 번역을 병행하여 이 문서를 번역했습니다. 아무리 품질이 높은 기계 번역이라도 전문 번역가의 번역 결과물만큼 정확하지는 않습니다. Cisco Systems, Inc.는 이 같은 번역에 대해 어떠한 책임도 지지 않으며 항상 원본 영문 문서(링크 제공됨)를 참조할 것을 권장합니다.