Cisco IR800 Series 라우터 출하 시 기본 설정

목차

<u>소개</u>

사전 요구 사항

요구 사항

사용되는 구성 요소

배경 정보

절차

방법 1. Cisco IOS® 버전 15.5(3)M5 이하

방법 2. Cisco IOS® 버전 15.6 이상

소개

이 문서에서는 Cisco IR829 장치를 기본 구성으로 재설정하는 방법에 대해 설명합니다.

사전 요구 사항

요구 사항

다음 주제에 대한 지식을 보유하고 있으면 유용합니다.

- 디바이스에 대한 콘솔 액세스
- 클립을 다시 설정 단추 누르기

사용되는 구성 요소

이 문서의 정보는 Cisco IR829 라우터를 기반으로 합니다.

이 문서의 정보는 특정 랩 환경의 디바이스를 토대로 작성되었습니다.이 문서에 사용된 모든 디바이스는 초기화된(기본) 컨피그레이션으로 시작되었습니다.라이브 네트워크에서 작업하는 경우, 사용하기 전에 모든 명령의 잠재적인 영향을 이해해야 합니다.

배경 정보

IR800 시리즈 라우터의 rommon은 대부분의 다른 Cisco 디바이스에서 발견되는 rommon과 완전히다릅니다.

IR800 Series 라우터는 config-register 설정을 지원하지 않으므로 일반적으로 IR800 Series 라우터에서 startup-config를 우회할 수 없으므로 비밀번호 복구를 수행할 수 없습니다.startup-config를 지울 때만 라우터를 "복구"할 수 있습니다. 실행 중인 컨피그레이션의 복사본을 플래시의 파일에 저장해야 합니다. 나중에 다시 필요할 수 있습니다.장치를 공장 기본 설정으로 재설정하는 재설정 버튼이 있습니다.

참고:디바이스가 재설정되면 시작 컨피그레이션을 복구할 수 없습니다.

절차

방법 1. Cisco IOS® 버전 15.5(3)M5 이하

Cisco IOS® 버전이 15.5(3)M5 이하일 경우 디바이스를 재설정하기 전에 디바이스를 비밀번호 프롬 프트로 부팅해야 합니다.

비밀번호 프롬프트가 표시되면 이 메시지가 나타날 때까지 30초 동안 **재설정** 단추를 길게 누릅니다

```
*Jan 28 05:21:24.143: %FCPLMGR-5-CFG_BUTTON_LONG_PRESSED: Config reset button was held for more than 10 seconds. NVRAM filesystem erased.

*Jan 28 05:21:24.145: %SYS-7-NV_BLOCK_INIT: Initialized the geometry of nvram

*Jan 28 05:21:24.145: %SYS-5-RELOAD: Reload requested by IR800 Fcplmgr OS events dispatcher.

Reload Reason: Configuration Reset button (long) pressed.

%FCPLMGR-5-CFG_BUTTON_LONG_PRESSED: Config reset button was held for more than 10 seconds. NVRAM filesystem erased.
```

이렇게 하면 NVRAM의 내용이 지워지고 rommon-2 프롬프트에서 디바이스가 자동으로 재부팅됩니다.

rommon-2 프롬프트에서 IOx를 부팅합니다.IOx 이미지가 부팅 시퀀스를 시작하고 완료되면 디바이스에서 공장 기본 설정을 제공해야 합니다.

```
rommon-2>boot flash:ir800-universalk9-mz.SPA.155-3.M5
Booting image: flash:ir800-universalk9-mz.SPA.155-3.M5.... [Multiboot-elf, <0
x110000:0x988e584:0x48c5c4>, shtab=0x9e2b500
Signature verification was successful, entry=0x110240]
[CU:0]
Jumps to: 0x110240
  Smart Init is enabled
smart init is sizing iomem
                 TYPE MEMORY_REQ
    Onboard devices &
        buffer pools
                         0x02E44000
                            0x02E44000
               TOTAI_{-}:
  Rounded IOMEM up to: 47MB.
Using 10 percent iomem. [47MB/448MB]
                Restricted Rights Legend
  Use, duplication, or disclosure by the Government is
subject to restrictions as set forth in subparagraph
(c) of the Commercial Computer Software - Restricted
Rights clause at FAR sec. 52.227-19 and subparagraph
(c) (1) (ii) of the Rights in Technical Data and Computer
Software clause at DFARS sec. 252.227-7013.
             cisco Systems, Inc.
           170 West Tasman Drive
           San Jose, California 95134-1706
      Cisco IOS® Software, ir800 Software (ir800-UNIVERSALK9-M), Version 15.5(3)M5, RELEASE
SOFTWARE (fc2)
Technical Support: <a href="http://www.cisco.com/techsupport">http://www.cisco.com/techsupport</a>
Copyright (c) 1986-2016 by Cisco Systems, Inc.
Compiled Mon 20-Jun-16 15:52 by prod_rel_team
```

```
States and local country laws governing import, export, transfer and
use. Delivery of Cisco cryptographic products does not imply
third-party authority to import, export, distribute or use encryption.
Importers, exporters, distributors and users are responsible for
compliance with U.S. and local country laws. By using this product you
agree to comply with applicable laws and regulations. If you are unable
to comply with U.S. and local laws, return this product immediately.
 A summary of U.S. laws governing Cisco cryptographic products may be found at:
http://www.cisco.com/wwl/export/crypto/tool/stgrg.html
 If you require further assistance please contact us by sending email to
export@cisco.com.
 Cisco IR829GW-LTE-GA-ZK9 (revision 2.0) with 373760K/52224K bytes of memory.
Processor board ID FGL192420ZL
Last reset from CLI initiated reload
 FPGA version: 2.0.0
 2 Serial(sync/async) interfaces
7 Gigabit Ethernet interfaces
9 terminal lines
2 Cellular interfaces
1 cisco Embedded AP (s)
DRAM configuration is 72 bits wide with parity disabled.
256K bytes of non-volatile configuration memory.
976562K bytes of ATA System Flash (Read/Write)
250000K bytes of ATA Bootstrap Flash (Read/Write)
 %Error opening tftp://255.255.255.255/network-confg (Timed out)
%Error opening tftp://255.255.255.255/cisconet.cfg (Timed out)
        --- System Configuration Dialog ---
Would you like to enter the initial configuration dialog? [yes/no]: no
Press RETURN to get started!
IR800>en
TR800#
```

This product contains cryptographic features and is subject to United

방법 2. Cisco IOS® 버전 15.6 이상

Cisco IOS® 버전이 15.6 이상이면 디바이스의 전원을 끄고 디바이스에 전원을 공급하는 동안 **재설** 정 버튼을 동시에 누릅니다.

PoE(Protocol over Ethernet) 표시등이 켜질 때까지 약 30초 동안 **재설정** 버튼을 누른 다음 버튼을 놓습니다.

```
Cisco IOS® Software, ir800 Software (ir800-UNIVERSALK9-M), Version 15.6(1)T1, RELEASE SOFTWARE
Technical Support: <a href="http://www.cisco.com/techsupport">http://www.cisco.com/techsupport</a>
Copyright (c) 1986-2016 by Cisco Systems, Inc.
Compiled Mon 29-Feb-16 10:51 by prod_rel_team
  This product contains cryptographic features and is subject to United
States and local country laws governing import, export, transfer and
use. Delivery of Cisco cryptographic products does not imply
third-party authority to import, export, distribute or use encryption.
Importers, exporters, distributors and users are responsible for
compliance with U.S. and local country laws. By using this product you
agree to comply with applicable laws and regulations. If you are unable
to comply with U.S. and local laws, return this product immediately.
  A summary of U.S. laws governing Cisco cryptographic products may be found at:
<ahref="http: www.cisco.com="" wwl="" export="" crypto="" tool=""
stqrg.html"="">http://www.cisco.com/wwl/export/crypto/tool/stqrg.html
  If you require further assistance please contact us by sending email to
export@cisco.com.
  Cisco IR829GW-LTE-GA-ZK9 (revision 2.0) with 373760K/52224K bytes of memory.
Processor board ID FGL192420ZL
```

```
Last reset from Power-on
 FPGA version: 2.2.0
 BIOS: version 9 Production
BIOS: date[YYYY/MM/DD] :[2015/8/21]
 MCU Bootloader : 28
MCU Application: 0
  2 Serial(sync/async) interfaces
7 Gigabit Ethernet interfaces
9 terminal lines
2 Cellular interfaces
1 cisco Embedded AP (s)
DRAM configuration is 72 bits wide with parity disabled.
256K bytes of non-volatile configuration memory.
976562K bytes of ATA System Flash (Read/Write)
250000K bytes of ATA Bootstrap Flash (Read/Write)
  Erasing the nvram filesystem will remove all files! Continue? [OK]
Erase of nvram: complete
Router IOS Configuration Recovery is unsuccessful
  Router Configuration Dialogue will be used
                     --- System Configuration Dialog ---
Would you like to enter the initial configuration dialog? [yes/no]: no
Press RETURN to get started!
```

IR800>en IR800#