



コンフィギュレーションの概要

- [Cisco Nexus® 3550-T スイッチの概要 \(1 ページ\)](#)
- [Cisco Nexus® 3550-T スイッチのハードウェア アーキテクチャ \(3 ページ\)](#)

Cisco Nexus® 3550-T スイッチの概要

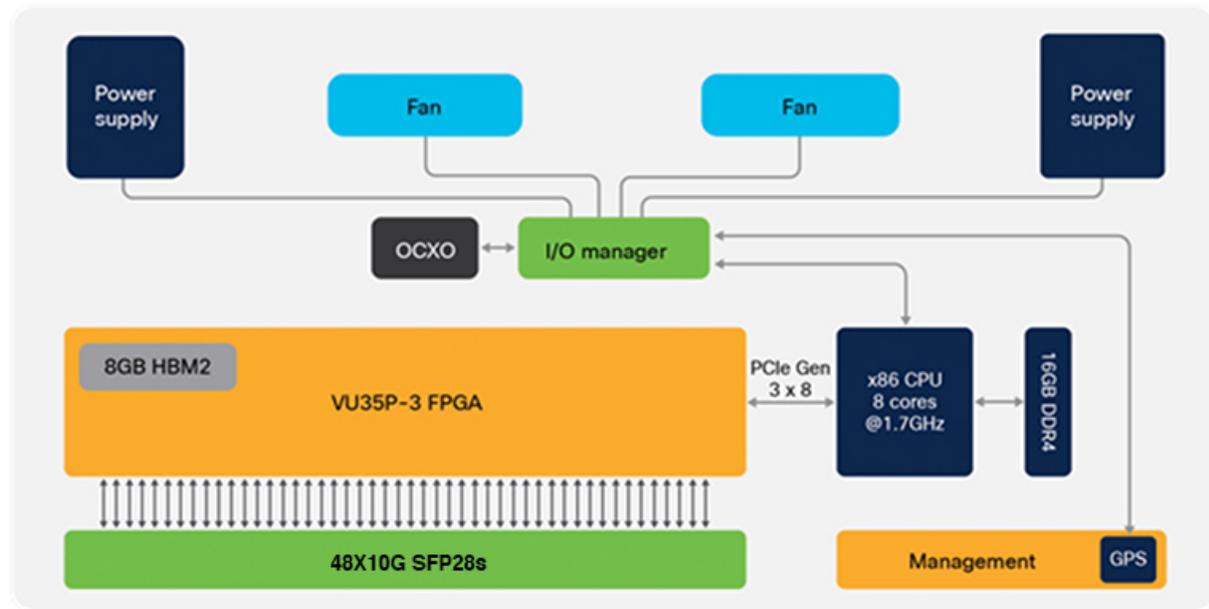
CiscoNexus® 3550-T プログラマブル ネットワーク プラットフォームは、独自の低遅延設計を備えた top-of-rack ソフトウェア アプリケーション プラットフォームです。

柔軟で低遅延のアプリケーション プラットフォーム

Cisco Nexus® 3550-T プラットフォームは、シングルラックユニットのフォーム ファクタで 10G イーサネット接続ポートを最大 48 個搭載できます。このプラットフォームは、強力なプログラマブル FPGA を中心に構築されており、カスタム アプリケーションおよび使用例に対応する完全なファームウェア開発環境を提供します。

Cisco Nexus® 3550-T プラットフォームのブロック図を以下に示します。

図 1: データシート Cisco Public



Cisco Nexus® 3550-T プログラマブル ネットワーク プラットフォーム

利点

- Cisco Nexus® 3550-T の次世代超低遅延ネットワーク スイッチプラットフォームは、データセンター ネットワーキング、高周波取引（HFT）、金融サービス、およびサービスプロバイダネットワークにおける遅延の影響を受けやすいアプリケーションのニーズに対応するように特別に設計されています。
- Cisco Nexus® 3550-T プラットフォームおよびスイッチ超低遅延スイッチプラットフォーム、FPGA アプリケーションプログラミング、多重化および高精度のタイムスタンプにより、ミッションクリティカルなネットワーク アプリケーションを容易にします。

ULL ネットワーク ソリューションの価値を最大限に引き出します

Cisco Nexus® 3550-T の次世代の超低遅延ネットワーク スイッチプラットフォームは、データセンター ネットワーキングおよびサービス プロバイダー ネットワークにおける遅延の影響を受けやすいアプリケーションのニーズに対応するように特別に設計されています。

[Cisco Nexus 3550-T シリーズプラットフォームおよびスイッチ超低遅延スイッチプラットフォーム](#)、FPGA アプリケーションプログラミング、多重化および正確なタイムスタンプにより、ミッションクリティカルなネットワーク アプリケーションを容易にします。

シスコの環境維持への取り組み

シスコの[企業の社会的責任 \(CSR\)](#) レポートの「環境の持続性」セクションでは、製品、ソリューション、運用・拡張運用、サプライチェーンに対する、シスコの環境持続性ポリシーとイニシアチブを掲載しています。

次の表に、環境の持続可能性に関する主要なトピック（CSR レポートの「環境の持続性」セクションに記載）への参照リンクを示します。

持続性に関するトピック	参照先
製品の材料に関する法律および規制に関する情報	材料
製品、バッテリー、パッケージを含む電子廃棄物法規制に関する情報	WEEE 適合性

シスコでは、パッケージデータを情報共有目的でのみ提供しています。これらの情報は最新の法規制を反映していない可能性があります。シスコは、情報が完全、正確、または最新のものであることを表明、保証、または確約しません。これらの情報は予告なしに変更されることがあります。

© 2021 Cisco and/or its affiliates. All rights reserved. 6/7 ページ

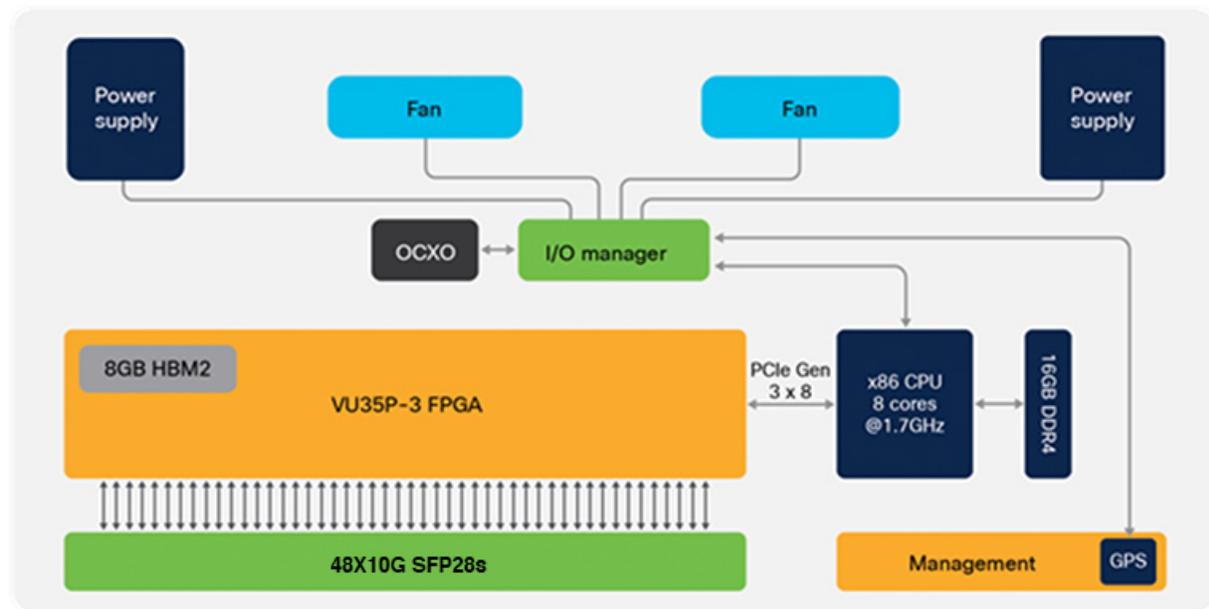
目的達成に役立つ柔軟な支払いソリューション

Cisco Capital® により、目標を達成するための適切なテクノロジーを簡単に取得し、ビジネス変革を実現し、競争力を維持できます。総所有コスト (TCO) の削減、資金の節約、成長の促進に役立ちます。シスコの柔軟な支払いソリューションは 100 カ国以上で利用可能であり、ハードウェア、ソフトウェア、サービス、およびサードパーティ製の補完的な機器を、利用しやすい計画的な支払い方法で購入できます。詳細は[こちら](#)をご覧ください。

Cisco Nexus® 3550-T スイッチのハードウェアアーキテクチャ

Cisco Nexus® 3550-T プログラマブル ネットワーク プラットフォームは、動的に再構成可能な FPGA (Field Programmable Gate Array) を中心に構築された固定フォームファクタを持ち、10G 対応で x86 (Intel® Atom® プロセッサ、8 コア、最大 1.7 GHz) 管理 CPU と連動する 48 個のポートを提供します。48 個のポートはすべて、「-3」スピードグレードの Xilinx Virtex UltraScale Plus VU35P FPGA に直接接続されています。FPGA には、8 GB の高帯域幅メモリ (HBM) が搭載されています。Cisco Nexus® 3550-T のハードウェアアーキテクチャを次の図 2 に示します。

図 2: Cisco Nexus 3550-T プログラマブル ネットワーク プラットフォーム データ シート



Cisco Nexus® 3550-T プログラマブル ネットワーク プラットフォーム ハードウェア アーキテクチャ

容易な管理

Cisco Nexus® 3550-T プログラマブル ネットワーク プラットフォームは、コンソールポート、マイクロ USB ポート、1 G RJ45 ポート、および 10G SFP+ ポートを備え、これらは管理インターフェイスとして使用できます。

Cisco Nexus® 3550-T プログラマブル ネットワーク プラットフォームには、標準のエンタープライズ管理機能と展開機能が含まれています。

プログラマビリティ

Cisco Nexus® 3550-T プログラマブル ネットワーク プラットフォームは、Cisco Nexus® 3550-T FPGA モジュールにアプリケーション固有のインテリジェンスを追加するための強力な開発フレームワークを提供します。ネットワーク

スイッチ プラットフォームの機能

Cisco Nexus® 3550-T プログラマブル ネットワーク プラットフォームは、パケット対応の統計情報をサポートしています。Cisco Nexus® 3550-Tファームウェアには、送受信されたパケット数/バイト数、送受信エラー数などの重要なパケット統計情報、および光レベル、動作温度、トランシーバ機能などの詳細な診断を監視する機能があります。

これらの統計情報はすべて、クリティカルパスで遅延なしに利用できます。使用可能な統計情報の一部を次に示します。

接続性

- 48 X SFP28 (Small Form-Factor Pluggable) 構成 (SFP + および SFP との下位互換性)
- SFP+ 光ファイバ (10GBASE-SR、10GBASE-LR、10GBASE-LRM、1000BASE-SX、1000BASE-LX)
- SFP+ 銅線直接接続
- RJ45 管理ポート
- SMA for PPS in/out* (3.3 V、50 Ohm 信号インターフェイス)
- GPS* 入力用 SMA
- RJ45 管理ポート
- RJ45 業界標準シリアルポート (デフォルト速度 : 115200 N81)
- USB (ファームウェア アップグレード用)

全般

- 19 インチ 1RU、ラック マウント
- 重量 : 10 kg (22ポンド)
- ホットスワップ可能なデュアル電源
- 標準 : AC 90 ~ 264V、47 ~ 64 Hz (IEC C13-C14 ケーブル同梱)
- オプション : DC 40 ~ 72V
- 最大消費電力 : 150W
- ホットスワップ可能デュアル ファン モジュール
- オプションのエアーフロー方向
- 動作温度 : -5 °C ~ 45°C
- 保管温度 : -40 ~ 70 °C (-40 ~ 158 °F)
- 動作時相対湿度 : 5 ~ 90 % (結露しないこと)
- 保管相対湿度 : 5 ~ 95 % (結露しないこと)

翻訳について

このドキュメントは、米国シスコ発行ドキュメントの参考和訳です。リンク情報につきましては、日本語版掲載時点で、英語版にアップデートがあり、リンク先のページが移動/変更されている場合がありますことをご了承ください。あくまでも参考和訳となりますので、正式な内容については米国サイトのドキュメントを参照ください。