

ريغ رحس مقرر ب بسبب DDFreload لي محت ة داع سأرلا ي ف حي حص

تايوت حمل

[ةمدق مل](#)

[ةلكش مل](#)

[لحل](#)

ةمدق مل

(CRC) راركتال نم يرودلا ققحتال أطخ ثودح دنع DDF لي محت ة داع إ ثدح دنس مل اذه فص ي
طيسبلا ةكبشلا ةرادا لوكوتورب ةمئال مل DDFreload مادختساب ثدحال نع غالبال متي
[ةنايصل او لي غشتلا ةزي مل CRC أطخ لي غشت ة داع مالع](#) عم ةمئال مل مي دقت متي (SNMP).

ةلكش مل

و DPC يلع DMA كرحم وه (FPGA) نايم مل ي ف ةجمربلل لباقلا DDF تاباوبلا في فص نا
DDF FPGA لي غشت جم انرب ررقي. CRC_ERROR لبقتسال ةضرع DDF FGAs نوكت.
اهت عرسو ءاطخال اذه ثودح تارم ددع يلع رارقلا اذه دمتعي. ال مأ أطخال دادرتسا نكمي ناك اذا ام
أطخال اذه ثودح يلا ريشي هناف، ءاطخال اذه دادرتسا ةي نك ما لي غشتال جم انرب ررقي ام دنع
ق ي ب ط ت ال جم انرب ل.

Thu Apr 01 02:54:09 2021 Internal trap notification 1332 (DDFreload) card 3 ddf-dev DDF1

```
2021-Apr-01+02:54:09.277 card 3-cpu1: Bad dheader magic number. previous=0xf1234567  
(p[12345678.123456] mcdma: MDF/DDF FPGA 3 ch6 acket addr: 0xf2  
2021-Apr-01+02:54:09.327 card 3-cpu0: [12345678.123789] DF2 Complex-0 Program DDF2  
CAF_DF1_PROG_ERR error detected on SAD1234567
```

انه: `dhdr.bdh_magic` مادختساب رابتخال لاطعاً ءظحال نكمي

```
____>dhdr.bdh_magic == 0x1974  
Proclet: sessmgr (f=87000,i=40)  
Process: card=3 cpu=1 arch=X pid=40961 cpu=~18% argv0=sessmgr  
Crash time: 2021-Apr-28+14:54:10 UTC  
Recent errno: 11 Resource temporarily unavailable  
Build_number: 76955  
Stack (2680@0x0xffd28000):  
[ffffe430/X] __kernel_vsyscall() sp=0xffd28378  
[0d0d4c67/X] sn_assert() sp=0xffd283d8  
[0d1cef88/X] sn_midplane_dma_buffer_packet_get() sp=0xffd28478  
[06b85352/X] sessmgr_med_data_receive() sp=0xffd284f8  
[0d15cca4/X] sn_epoll_run_events() sp=0xffd28548  
[0d16979a/X] sn_loop_run() sp=0xffd289f8  
[0ce5bc25/X] main() sp=0xffd28a68
```

لحل

ةداع تاي لمعل نم دي زملا بلطتي الو CRC_ERROR ةلكش مل حالص اب DDF لي محت ة داع موق ي

موقية لالحاله هذه لثم يف DDF ليمحت ءءاعء ءعب كرتشم لارءثأء نع ءالبال مءيء ام اردان .
ءاناب لارورم ءءرء ءلشم ءالصاب ءيءوءل ءقاطبال لءءرت

```
# card migrate from <affected card> to <standby card>
```

FPGA نم ءلءءال قءءءل باقارء ءمس لاء ءفاضء ءمس ءمءق (ءءءال وأ) 21.19 راءصءل ءف
ءففش ك DDF reload لاء ءعب راءصءل ءل ناء ءءاعءسء اءبءو

ةمچرتل هذه ل و ح

ةلأل تاي نقتل ن م ة و مچ م ادخت ساب دن تسم ل ا اذ ه Cisco ت مچرت
م ل ا ل ا ا ن ا ع مچ ي ف ن ي م د خ ت س م ل ل م ع د ي و ت ح م م ي د ق ت ل ة ي ر ش ب ل و
ا م ك ة ق ي ق د ن و ك ت ن ل ة ل ا ة مچرت ل ض ف ا ن ا ة ظ ح ا ل م ي ج ر ي . ة ص ا خ ل ا م ه ت غ ل ب
Cisco ي ل خ ت . ف ر ت ح م مچرت م ا ه م د ق ي ي ت ل ا ة ي ف ا ر ت ح ا ل ا ة مچرت ل ا ع م ل ا ح ل ا و ه
ي ل ا م ا د ع و ج ر ل ا ب ي ص و ت و ت ا مچرت ل ا ه ذ ه ة ق د ن ع ا ه ت ي ل و ئ س م Cisco
Systems (ر ف و ت م ط ب ا ر ل ا) ي ل ص ا ل ا ي ز ي ل ج ن ا ل ا دن ت س م ل ا